1.

2.

3.

1.

B.

D.

2.

BX寄存器

DX寄存器

B.

D.

3.

B.

D.

4.

5.

6.

7.

OF

ZF

清方向标志 将方向标志置1

8.

9.

SP的内容为

[20101H]=34H,指令

0FH

0FH

10.

12.

13.

14.

15.

16.

17,

18.

19.

机器周期  
总线周期

串行通信标准，正逻辑 并行通信标准，正逻辑

00001H-00400H

FF001H-FF400H

ICW2

ICW4

数/模转换芯片 并行输入输出芯片

B.

D.

绝密★启用前

2022年4月高等教育自学考试全国统一命题考试

工业用微型计算机

（课程代码02241）

注意事项：

本试卷分为两部分，第一部分为选择题，第二部分为非选择题。

应考者必须按试题顺序在答题卡（纸）指定位置上作答，答在试卷上无效。 涂写部分、画图部分必须使用2B铅笔，书写部分必须使用黑色字迹签字笔。

第一部分选择题

一、单项选择题：本大题共20小题，每小题2分，共40分。在每小题列出的备选项中只 有一项是最符合题目要求的，请将其选出。

存储容量1GB代表的字节数是

A. 210

C. 230

在8086通用寄存器中，累加寄存器是指

A. AX寄存器

C. CX寄存器

十进制数-4D的8位二进制补码表示为

A. 10000100B

C. 11111100B 8086在构造物理地址时,若存放偏移量的寄存器为BP,则默认使用的段寄存器为

A. CS B. DS

C. ES D. SS

下列标志位中，用于表示算术运算的结果超出了带符号数的范围的标志位是

A. CF B.

C. SF D.

在处理器控制指令中，CLD指令的功能是

A.清进位标志 B.

C.将进位标志置1 D.

在指令“MOV AX, [BX][1000H]”中，源操作数的寻址方式为

A.立即寻址 B.直接寻址

C.基址寻址 D.变址寻址

已知 SP=1352H, AX=1200H,指令 “PUSH AX” 执行后， A, 1200H B. 1350H

C. 1352H D. 1354H

设 DS=2000H, BX=0100H,存储单元[20100H]=12H, “MOV AX, [BX]”执行后，AX的内容为

A. 01OOH B. 1234H

C. 21OOH D. 3412H

若AX=1000H,指令“NEG AX”执行后，AX的内容为 A. 1000H B. 1001H

C. OEOOOH D. 0F000H

11.设AL=0AH,下列指令执行后，能使AL=05H的指令是

A. NOT AL B. AND AL,

C. OR AL, OFH D. XOR AL,

指令“INC WORD PTR [BX] ”中的操作数的数据类型是 A.字 B.字节

C.双字 D.四字

指令“MOV AL, 55H XOR OFOH”执行后，AL中的值是 A. 05H B. 50H

C. 0A5H D. 0F5H

8Kx8位的存储芯片，其地址线和数据线的条数分别为 A. 8 和 8 B. 8 和 13

C. 12 和 8 D. 13 和 8

CPU从内存取出一条指令并执行这条指令的时间总和称为 A.时钟周期 B.

C.指令周期 D.

RS-232C标准属于

A.串行通信标准，负逻辑 B.

C.并行通信标准，负逻辑 D.

在8086中，中断向量表占用的内存空间范围为

A. OOOO0H-OO3FFH B.

C. FF000H-FF3FFH D.

在8259A中，用于设置主片/从片级联方式的初始化命令字为

A. ICW1 B.

C. ICW3 D.

芯片DAC1210是一种

A.定时/计数芯片 C.模/数转换芯片

20.在ADC0809中，如果要选择模拟通道IN3,贝！] ADDC、ADDB和ADDA的输入信号 为

A. 001 B. 011

C. 100 D. 110

第二部分非选择题

二、填空题：本大题共10小题，每小题1分，共10分。

21. BCD码00110110B所表示的十进制数是 O

|  |  |
| --- | --- |
| 22.  23.  24.  25.  26. | 条件转移指令JNBE产生转移的条件是 且ZF=0。  已知AL=54H,指令“NOT AL”执行后，AL的内容为 H。  已知 AX=2000H,指令 “MOV AX, OFFSET] 1000H]” 执行后，AX 的内容为 。  按照总线所处的位置分类，总线可分为 总线、内总线和外总线。  在8088中，中断向量表共有 个表项，每个表项为两个字，其中高字为CS,低  字为IP。 |
| 27.  28.  29.  30. | 两片8259A级联时，可接收的外部中断请求的数量有 个。  8253内部有三个独立的计数器，这些计数器实际上是\_\_\_位减法计数器。  若一个信号单元（波特）包含3位二进制数，当波特率为1kHz时，比特率为 bit/s。  A/D转换分为4步进行，分别是釆样、保持、量化和 。 |

三、程序分析题：本大题共6小题，每小题4分，共24分。

|  |  |
| --- | --- |
| 31. | 阅读下面的程序段  DAT DB 08H, 09H  ■  ■  ■  MOV CL, 2  SHL CL, 1  MOV AL, DAT+1  SHL AL, CL  OR AL, DAT  程序段执行后，AL= H, CL= |
| 32. | 阅读下面的程序段  MOV AX, 45H  MOV BL, 10  DIV BL  XCHG AL, AH  程序段执行后，AH= H, AL- Ho |

|  |  |
| --- | --- |
| 33. | 阅读下面的程序段  MOV AX, 0  MOV CX, 4  MOV BX, 3  LI： ADD AX, BX  SHL BX, 1  LOOP LI  程序段执行后，AX= H, BX- Ho |
| 34. | 阅读下面的程序段  CMP AL, 39H  JBE NEXT  SUB AL, 7  NEXT： SUB AL, 30H  问：（1）若AL=53,程序段执行后，AL- Ho  （2）若AL=65,程序段执行后，AL= H。 |
| 35. | 阅读下面的程序段  AGE DB 22H, 24H, 25H, 26H, 28H  1  ■  MOV CX, 5  MOV AX, 0  LEA SL AGE  LI： ADD AL, [SI]  DAA  ADC AH, 0  INC SI  LOOP LI  程序段执行后，AH= H, AL= H。 |
| 36. | 某系统中DAC0832芯片为单缓冲工作方式，端口地址为200Ho系统通过DAC0832输 出波形的程序段如下：  MOV AL, 0F0H  MOV DX, 200H  LI： OUT DX, AL  CALL DELAY  SUB AL, 10H  JMP LI  若延时子程序DELAY实现20ms延时，则DAC0832输岀波形的周期为 ms。 |

|  |  |  |
| --- | --- | --- |
| MOV | AL, \_ | H |
| MOV | DX, \_ | H |
| OUT | DX, | AL |
| AGAIN： MOV | DX, | H |
| IN AL, DX | | |
| AND | AL, | H |
|  |  | BX, LEDTB |
| XLAT |  |  |
| MOV | DX, | H |
| OUT | DX, | AL |
| MOV | DX, | H |
| MOV | AL, | H |
| OUT | DX, | AL |
| JMP | again | |

;(1)

；(2)

;(3)

;(4)

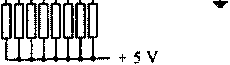
；(5)

；(6)

:(7)

；(8)

;使PC7复位，也就是使位控制端有效



703 H

A 0

A J

D0

D 1

D2

D3

04

D5

D6

D7

8255

RD

WR

CS

A0

A I

74LS373

a h

S3

位控制搦

四、编写程序题：本大题共1小题，8分。

1. 下面程序的功能是统计内存SCORE数组保存的学生成绩中不及格学生人数，并送RS 单元中。将程序补充完整，以完成指定的功能。

DATA SEGMENT

SCORE DB 56, 89, 76, 60, 35, 16, 100

COUNT EQU $ -SCORE

RS DW ?

DATA ENDS

CODE SEGMENT

ASSUME CS： CODE, DS： DATA

|  |  |  |
| --- | --- | --- |
| BEGIN： MOV  MOV  MOV | AX, DATA  DS, AX | |
| CX, COUNT | ;(1) |
| MOV | DX, 0 |  |
| LOP1： MOV | AL, [BX] | ；(2) |
| JAE | LOP2 | ;(3) |
| LOP2： |  | ；(4) |
| LOOP | LOP1 |  |
| MOV | RS, DX |  |
| EXIT： MOV | AH, 4CH |  |
| INT | 21H |  |

CODE ENDS

END BEGIN

五、简单应用题：本大题共2小题，每小题5分，共10分。

1. 某微机系统中的静态存储子系统釆用16片62256 (32Kx8位)SRAM芯片构成，片选

控制釆用全译码法，分配给该存储子系统的首地址为00000H。试问：

1. 该静态存储子系统的存储容量为多少？
2. 分配给该静态存储子系统的末地址为多少？
3. CPU的20条地址线中用多少位来产生片选信号？
4. 某8253的端口地址范围为340H〜343H, CLK0输入1MHz时钟脉冲，要使OUT0输 出IKHz的方波信号。将下列8253初始化程序段补充完整，以实现要求的功能。

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| MOV  MOV | DX, | | H | ;(1) |
| AL, | 001101I1B |
| OUT | DX, | AL |  |  |
| MOV | DX, | 340H |  |  |
| MOV | AL, |  | H | :(2) |
| OUT | DX, | AL |  |  |
| MOV | AL, |  | H | ；(3) |
| OUT | DX, | AL |  |  |

六、综合应用题：本大题共1小题，8分。

1. 某系统中有一组8位开关和1位共阴极LED数码管，8255A作为其接口，如题40图所 示。LED数码管显示通过开关的低4位输入的BCD码，如题40图中SO、S3闭合，S1、

S2断开，经过反相器后S3 S2 SI S0的输入为1001B,这是一个BCD码，表示十进制 的"9”，LED数码管应显示9的字形。完善下列程序段，实现上述要求的功能。



PA 0

PA 1

PA 2

PA 3

PA 4

PA 5

PA 6

PA 7

PB 0

PB 1

A PB 2

PB 3

PB 6

PB 5

PB 6

PB *7*

PC 0

PC \

PC 2

PC 3

PC 4

PC 5

PC 6

K： 7

题40图

:数据段

LEDTB DB 3FH, 06H, 5BH, 4FH, 66H, 6DH, 7DH, 07H, 7FH, 6FH

:代码段